

Studien- und Prüfungsplan
Berufsbegleitender Masterstudiengang "Embedded Systems" (PO 7, ab WS2016)

Semester	Modul / Lehrveranstaltung	ECTS	Präsenz- Tage	Prüfung	Prüfungsdauer	Gewichtung für die Endnote
1	Systementwurf					
	System-Modellierung	3	2	PLK / PLM	90/25	5
	Kryptologie	2	2			
	Signalverarbeitung und Informationsübertragung					
	Signalverarbeitungssysteme	3	2	PLR+PLK / PLR+ PLM	60/25	3
	Sensoren und Aktoren	2	2	PLK / PLM	60/25	2
	Wahlpflichtmodul 1					
Wahlfach A	3	2	PLK/PLM/PLP/PLR		3	
Summe 1.Semester		13	10			
2	Systems-on-Chip					
	Systems-on-Chip	5	4	PLK/PLM	90/25	5
	Software-Engineering					
	Software-Engineering für eingebettete Systeme	5	3	PLK / PLM	60/25	5
	Technikrecht					
Technik- und Produkthaftungsrecht	3	2	PLK/PLM/PLP/PLH/PLR	120/25	5	
Gewerblicher Rechtsschutz	3	2				
Summe 2.Semester		16	11			
3	Software-Design					
	Modellgestütztes Software-Design	3	2	PLK/PLM	60/25	5
	Labor Modellgestütztes Software-Design	2	2	UPL	90 ¹⁾	
	Wahlpflichtmodul 2					
	Wahlfach B	3	2	PLK/PLM/PLP/PLR		3
	Wahlfach C	3	2	PLK/PLM/PLP/PLR		3
Projektarbeit	5	1	PLP/PLH+PLR		5	
Summe 3.Semester		16	9			
4	Verteilte Systeme					
	Verteilte Systeme	3	2	PLK / PLM	60/25	5
	Labor Verteilte Systeme	2	1	UPL	90 ¹⁾	
	Projektmanagement					
	Planspiel Projekt- und Prozessmanagement	2	2	UPL		
	Führungs- und Teamkompetenz	2	2	UPL		
	Wahlpflichtmodul 3					
Wahlfach D	3	2	PLK/PLM/PLP/PLR		3	
Wahlfach E	3	2	PLK/PLM/PLP/PLR		3	
Summe 4. Semester		15	11			
5	Master Thesis	30		PLT		20
Summe ECTS 5.Semester		30				
Gesamtsumme ECTS Studiengang		90				

Wahlfächer (A-E)		
4. Semester	Echtzeitbetriebssysteme	3 2
4. Semester	Multimedia Displays	3 2
4. Semester	Formale Hardware-Verifikation	3 2
1./3. Semester	Modellbildung dynamischer Systeme	3 2
3. Semester	Rechnersysteme	3 2
3. Semester	Labor Rechnersysteme	3 2
1. Semester	Einführung in VHDL	3 2
3. Semester	Virtuelle und vernetzte Zusammenarbeit im Ingenieurs- und Entwicklungsbereich	3 2
WP nur für Aufbau auf 210 ECTS (Bachelor-Niveau)		
Sommersem.	Robotik	6 3
Sommersem.	Mikrocomputertechnik 1	5 4
Sommersem.	Informatik 3	5 2

Bemerkung zu den Präsenzzeiten: Diese entsprechen weitgehend den SWS-Zahlen aus dem Vollzeitstudiengang, also 1 SWS Vollzeit entspricht 1 Tag Präsenzzeit im berufsbegleitenden Studiengang. Damit wird ungefähr 50% der Präsenzzeit des Vollzeitstudiengangs erreicht. Die Präsenzphasen sollen an

Abkürzungen

PLH	Prüfungsleistung Hausarbeit
PLK	Prüfungsleistung Klausur
PLL	Prüfungsleistung Laborarbeit
PLM	Prüfungsleistung mündliche Prüfung
PLP	Prüfungsleistung Projektarbeit
PLR	Prüfungsleistung Referat
PLT	Prüfungsleistung Thesis
UPL	Unbenotete Prüfungsleistung
ECTS	Kreditpunkt gemäß ECTS-System (European Credit Transfer System)

1) Bei UPL, wenn sie eine Klausur darstellt.

letzte Änderung 26.01.2018
Autor: Prof. Dr.-Ing. Frank Kesel
Hochschule Pforzheim